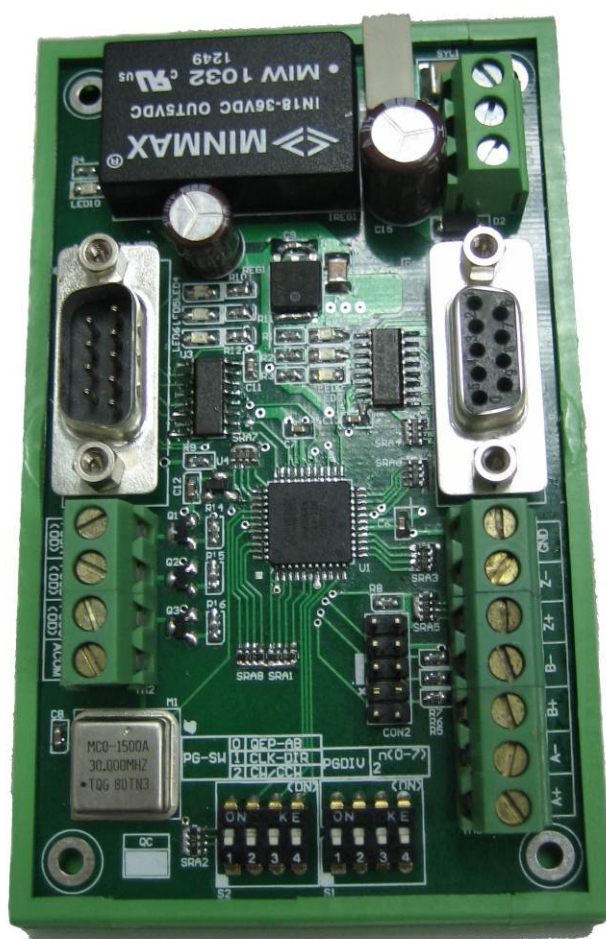


CLKDIV-A

使用説明書

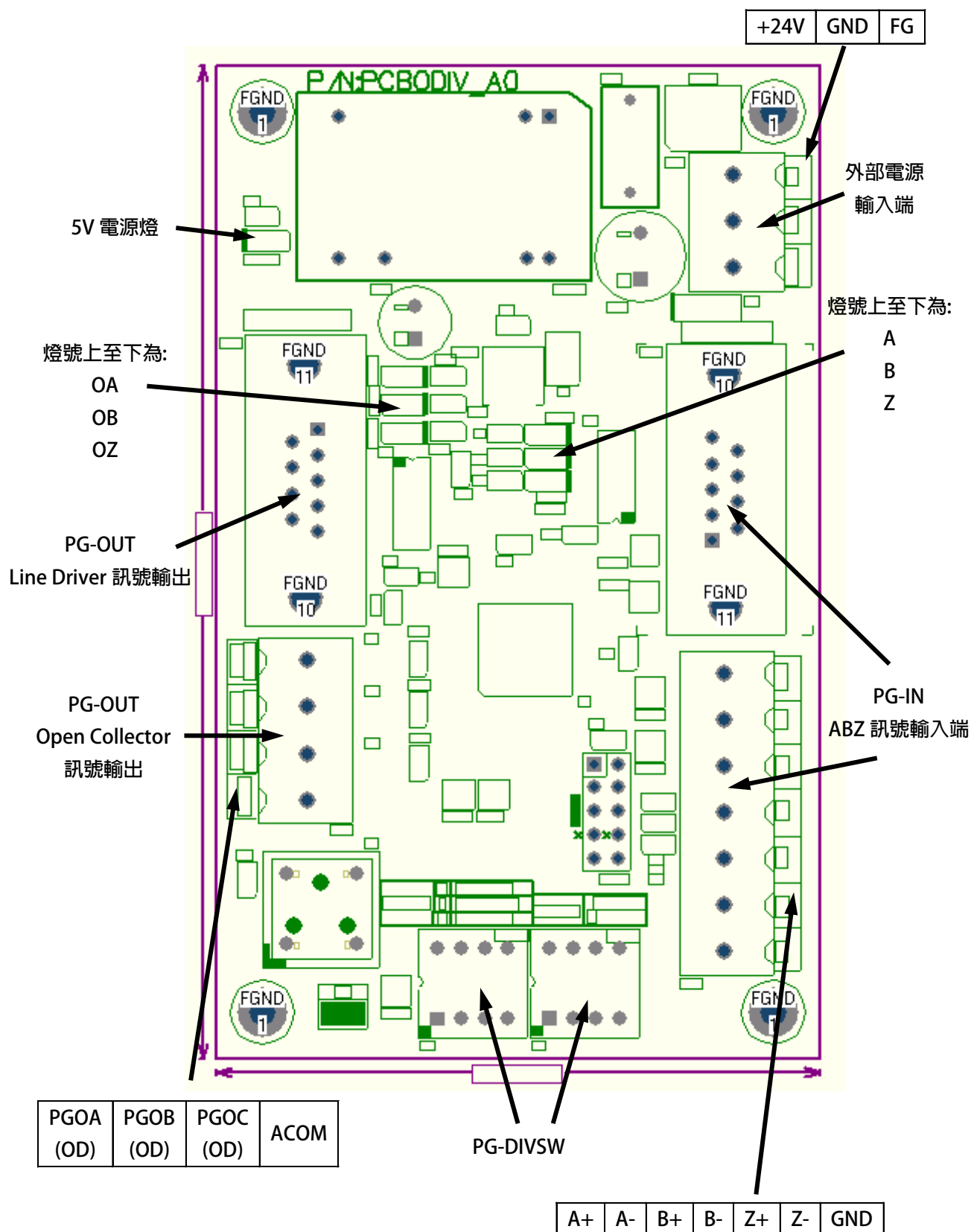


VERSION : V1.0

目錄

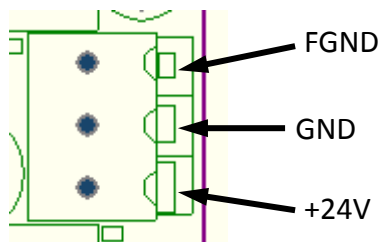
1.介面位置及功能定義	3
2.功能定義說明	4
2.1 外部電源輸入端	4
2.2 PG-IN 接頭定義	4
2.2.1 D-SUB9 端子台定義	4
2.2.2 7PIN 端子台定義	4
2.3 PG-OUT 接頭定義	5
2.3.1 D-SUB9 端子台定義	5
2.3.2 4PIN 端子台定義	5
2.3.3 PG-DIVSW 開關定義	6
2.3.3.1 除頻模式	6
2.3.3.2 其他功能	6

1. 介面位置及功能定義



2.功能定義說明

2.1 外部電源輸入端



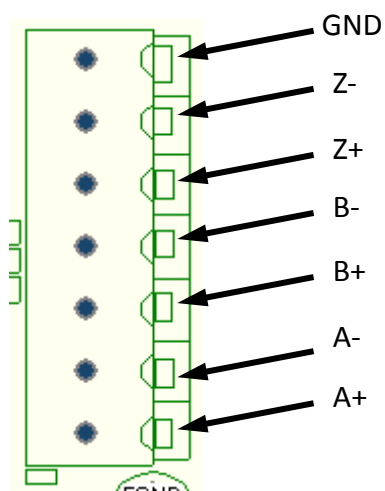
2.2 PG-IN 接頭定義

Encoder 信號輸入側

2.2.1 D-SUB9 端子台定義

PIN	1	2	3	4	5	6	7	8	9
	A+	A-	B+	B-	Z+	Z-		GND	

2.2.2 7PIN 端子台定義



2.3 PG-OUT 接頭定義

Encoder 訊號輸出側，可做除頻輸出或是 QEP 輸出

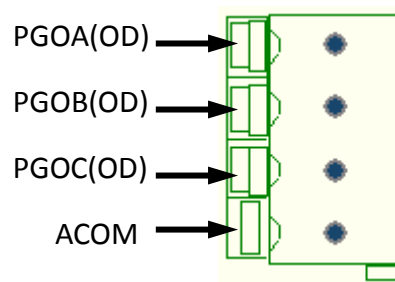
2.3.1 D-SUB9 端子台定義

為 Open Collector 型式之訊號

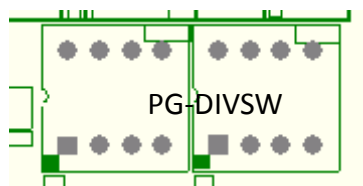
PIN	1	2	3	4	5	6	7	8	9
	OA+	OA-	OB+	OB-	OZ+	OZ-		GND	

2.3.2 4PIN 端子台定義

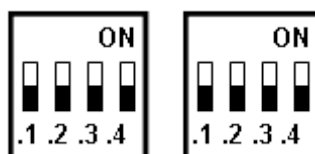
為 Line Driver 型式之訊號



2.3.3 PG-DIVSW 開關定義



2.3.3.1 除頻模式



除頻倍數	1	2	3	4	1	2	3	4
/1	0	0	0	0	0	0	0	0
/2	0	0	0	0	0	0	0	1
/3	0	0	0	0	0	0	1	0
/4	0	0	0	0	0	0	1	1
/5	0	0	0	0	0	1	0	0
/6	0	0	0	0	0	1	0	1
/7	0	0	0	0	0	1	1	0
⋮	⋮							
/126	0	1	1	1	1	1	0	1
/127	0	1	1	1	1	1	1	0
/128	0	1	1	1	1	1	1	1

【注意】上述表格 0=OFF；1=ON

開關方式為 2 進制

運算為開關數值+1=除頻倍數

2.3.3.2 其他功能

	1	2	3	4	1	2	3	4
A-B 調換	1	0	0	0	0	0	0	0

開啟此開關可將 A-B 訊號調換



正頻企業股份有限公司
JOINT PEER SYSTEC CORP.

台北縣深坑鄉北深路 3 段 266 號 6 樓

TEL:886-2-26646866 FAX:886-2-26644889

<http://www.jps.com.tw>

E-mail:jps.service@jps.com.tw